

## FICHE DE POSTE

**CORPS IGERF****NATURE DU CONCOURS : EXTERNE****BAP C****Famille professionnelle Electronique Electrotechnique****EMPLOI TYPE C2D26 Ingénieur électronicien en développement et/ou expérimentation****AFFECTATION****ETABLISSEMENT : UNIVERSITE DE NICE SOPHIA ANTIPOLIS****VILLE : BIOT – SOPHIA ANTIPOLIS****STRUCTURE : POLYTECH – Département d'électronique**Inscription sur internet : <http://www.education.gouv.fr/personnel/itrf>

Du .....au..... Le cachet de la poste faisant foi (sous réserve de confirmation au Journal Officiel)

**Définitions et principales caractéristiques de l'emploi type sur internet**<http://referens.univ-poitiers.fr/version/men/emploi.asp?ID=C2D26>**ACTIVITES ESSENTIELLES****Responsabilités**

L'ingénieur électronicien a la responsabilité de :

L'étude et de la réalisation des maquettes et manipulations nécessaires aux projets ou aux enseignements d'électronique de l'école.

- La gestion du serveur du GIP CNFM (Coordination Nationale de la Formation en Microélectronique
- La maintenance des outils logiciels fournis par CNFM
- La relation technique avec CIM-PACA (Centre Intégré de Microélectronique PACA) et en particulier la maintenance des outils mis à disposition par CIM-PACA à Polytech.
- Le support technique et l'assistance dans le cadre des projets étudiants, y compris sur les aspects mécaniques.
- La supervision, avec l'aide des enseignants chercheurs, du matériel présent dans les salles de Tps (inventaire, maintenance, remplacement, devis pour les remplacements/réparations, ...).

**Activités**

Pour assurer ces responsabilités, la personne assurera les activités d'ingénieur suivantes :

- Élaboration des spécifications techniques des besoins en vue de la rédaction du cahier des charges fonctionnels.
- Étude des ensembles électroniques, conception et développement des cartes électroniques.
- Réalisation de l'intégration de sous-ensembles électroniques dans un système complexe,
- Élaboration des méthodologies de tests dans le respect des contraintes de sûreté de fonctionnement,
- Réalisation des applications de gestion de processus « temps réel » autour des cartes réalisées dans le laboratoire, programmation des interfaces,
- Transfert des connaissances et savoir-faire techniques en interne et en externe,
- Maintenance des outils de conception et de développement, électronique, informatique,
- Rédaction des documents techniques (rapports de tests, d'intégration, fiches suiveuses, notes techniques et d'utilisation, études de coûts et délais...),
- Définition des méthodes de contrôle et de mesure; mise au point des bancs de tests et réalisation des tests et des contrôles d'interfaces,
- Contrôle du processus de fabrication et recette des matériels réalisés en externe.
- Définir et concevoir l'implantation de composants (passifs, discrets), des circuits intégrés analogiques, logiques et programmables (ASIC, FPGA, microprocesseur, DSP...) et piloter la réalisation de cartes électroniques.

**COMPETENCES REQUISES**

Les compétences demandées sont celles décrites sur

<http://referens.univ-poitiers.fr/version/men/emploi.asp?ID=C2D26> .

En particulier, les compétences approfondies de l'électronique permettant de concevoir des circuits (y compris la conception de cartes, programmation en C, voire assembleur, la maîtrise de certains FPGAs est également un atout). La maîtrise des systèmes d'exploitation est également impérative, entre autres pour la salle CNFM, ainsi qu'une bonne connaissance des simulateurs et outils de CAO (Cadence, ...).

## ENVIRONNEMENT ET CONTEXTE DE TRAVAIL

Le département a un réel besoin d'un ingénieur électronicien (il vient d'une situation, quand il était localisé aux Lucioles, ou il bénéficiait d'un ingénieur électronicien, d'un technicien en électronique et d'un informaticien, tous ont été mutualisés depuis).

Cet ingénieur doit pouvoir assurer la maintenance technique des salles de Tps, soutenir les étudiants dans les projets électroniques et surtout assurer la conception et la réalisation de systèmes électroniques spécifiques pour les travaux pratiques et pour les projets étudiants (en collaboration étroite avec les enseignants). Dans ce cadre, il doit également assurer les différentes commandes et relations avec les fournisseurs (bon an mal an, le budget consommé par les projets étudiants / coupe robotique / challenge jeune pousses / ... est de l'ordre de 15.000 Euros).

D'autre part, le CNFM (Coordination Nationale de Formation en Microélectronique), dans le cadre d'une convention avec l'université, met à disposition de l'université, dans ses locaux à Polytech, du matériel et du logiciel de simulation. L'ingénieur recruté doit assurer la maintenance logicielle, très spécifique à l'électronique et ne pouvant pas être confiée à un informaticien « pur ». Dans la convention, il a été estimé que ça représentait environ 40 % d'un ingénieur (dans la réalité c'est probablement plus de l'ordre de 20 à 30 %).

Pour le Président de l'Université  
de Nice Sophia Antipolis et par délégation  
Le Directeur des Ressources Humaines.

Jérôme PECH

